

PRZEMYSŁOWY INSTYTUT AUTOMATYKI I POMIARÓW
MERA-PIAP
Al. Jerozolimskie 202 02-222 Warszawa Telefon 23-70-81

OSRODEK AUTOMATYKI ELEKTRYCZNEJ

074 Zespół Budowy Cyfrowych Urządzeń Systemowych. A

Główny Wykonawca zlecenia: mgr inż. J. Zakolski R

Wykonawcy mgr inż. A. Rękowski

Konsultant

Nr zlecenia

U-23.01.01.C

Opracowanie pierwszej grupy pakietów wejściowych i wyjściowych sprzężenia z obiektem INTEL DIGIT-PI-M.

Etap 2. Opracowanie modeli użytkowych pierwszej grupy pakietów wejściowych i wyjściowych.

DOKUMENTACJA MODELU DEKODERA ADRESU GRUPOWEGO M-910

Zlecienniodawca Problem węzłowy 06.1

Pracę rozpoczęto dnia 7.05.81

Kierownik Zespołu

dr. inż. A. Syryczyński

zakńczono dnia 24.07.81

Kierownik Ośrodka

prof. dr inż. T. Miśbala

Praca zawiera:

Rozdzielnik - ilość egz:

stron 2

Egz. 1 BOINTE

rysunków 2

Egz. 2 OAE

fotografii

Egz. 3 OAE

tabel

Egz. 4 OAE

tablic

Egz. 5

załączników

Egz. 6

Nr rejestr. 4663

Nr arch. 4113

Analiza deskryptorowa

Analiza dokumentacyjna

Tytuły poprzednich sprawozdań

62-50 Teoria i praktyka tech.-rej. i ster.

1. Przeznaczenie

Płytką M-910 służy do dekodowania adresu kasety. Jeśli adres na liniach ADR19-ADR8 jest adresem kasety z płytki M-910, wysyłany jest na linię GA magistrali kasety sygnał GA umożliwiający pracę pakietów kasety adresowanych za pomocą sygnału SA i linii adresowych ADR7..ADRO.

2. Dane techniczne

2.1. Wykorzystane sygnały standardowe magistrali:

ADR19.....ADR8 sygnały adresowe

2.2. Generowany sygnał niestandardowy magistrali:

GA

2.3. Opóźnienie sygnału GA od momentu pojawienia się adresu na liniach adresowych: max 100 ns.

3. Budowa i działanie

Płytką M-910 jest płytką niestandardową. Ma wymiary 115 x 35 mm. Jest instalowana za pomocą złącza krawędziowego w poziome gniazdo znajdujące się w centralnej części magistrali kasety M-900 od strony A /z zewnątrz/. Wykorzystywane sygnały adresowe doprowadzone są do wejść bramek logicznych, które tworzą układ wykrywający adres kasety.

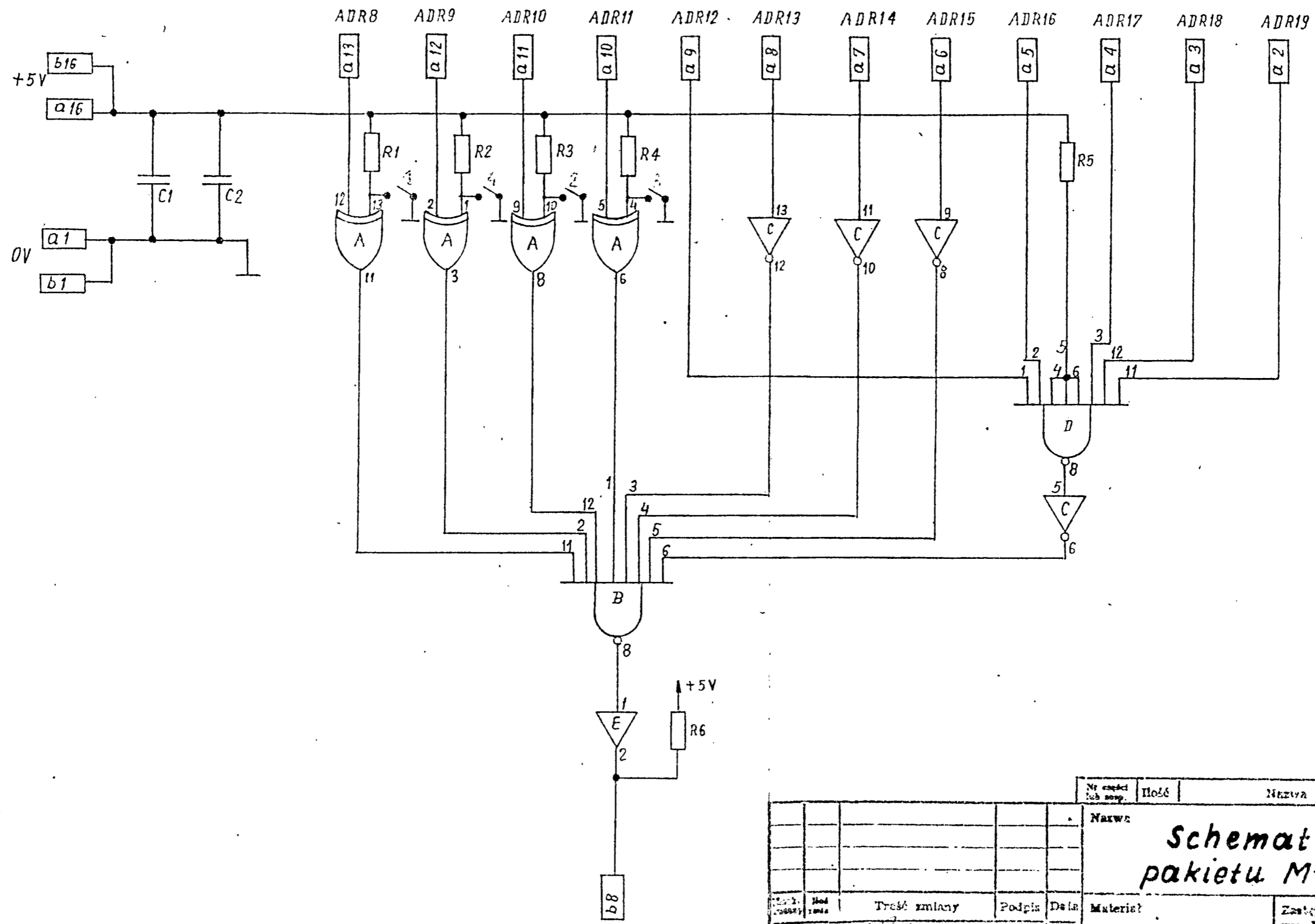
Istnieje możliwość wykorzystania płytki do dekodowania 16 różnych adresów kaset. Sygnały ADR8 do ADR11 mogą tworzyć dowolny kod, a dekodowany adres zależy od położenia przełączników P1, P2, P3 i P4.

Schemat logiczny wyjaśnia sposób uzyskiwania sygnału GA.

4. Zestawienie materiałów

Nr	Ilość	Nazwa zespołu lub części	Cecha, znak, norma	Oznaczenie na rys.	Producent
1	1	płyta drukowana	M-910	-	ZD MBL -PI
2	1	układ scalony	UCY 7486	A	CEMI
3	1	układ scalony	UCY 7404	C	CEMI
4	1	układ scalony	UCY 7407	E	CEMI
5	2	układ scalony	UCY 7430	C,D	CEMI
6	6	rezystor	NET 0.125W 1 kom 5%	R1...R6	OMIG
7	2	kondensator	KFPm-47nF/63V	C1,C2	CERAD
8	1	przełącznik	C 42315.A1341 -41	P	SIMET

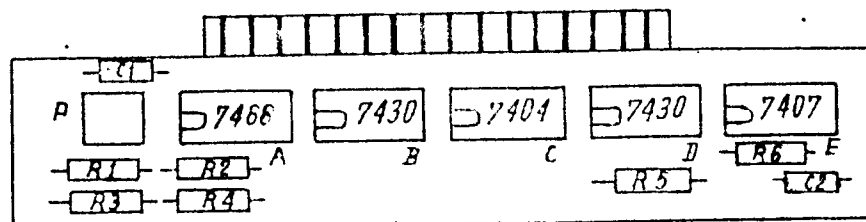
Wymiary	Odchyłki



		Nr części lub ozn.	Ilość	Nazwa	Nr szt.	Uwagi
				Schemat pakietu M-910		Podziałka
						Cl:iar
Projektował	<i>Kir</i>	A. Regowski	10.81	Zastępuje rys. Nr		Nr sch.
Konstruował	<i>Kir</i>	A. Regowski	10.81	Zastąpiono przez rys. Nr		Nr rys. zast.
Kreślił	<i>Kir</i>	M. Pisarski	10.81	Nr rysunku		Nr części
Sprawdził	<i>Kir</i>	A. Regowski	10.81	Przemysłowy Instytut Automatyki i Feznicztw Warszawa	1/4113	5
Klar. Prac.	<i>Kir</i>	A. Suryczyński				
Flg. Zakładu	<i>Kir</i>			Zakład OAE		

Wymiary

Odchyłki



Zest. (cz. 1)		Ilość		Nazwa		Nr ark.		Uwagi	
				Nazwa Rozmieszczenie elementów na płytce dekodera adresu grupowego		Podziałka			
						Ciepła			
Zest. (cz. 1)		Ilość		Treść zmian		Podpis		Data	
Projektował		Ksy		Regowski		10-81		Materiał	
Konstruował								Zastępuje rys. Nr	
Kreślił		M. Pisarski		10-81				Zastąpiono przez rys. Nr	
Sprawdził		A. Regowski		10-81		Przemysłowy Instytut Automatyki i Pomiarów Warszawa		Nr rysunku	
Kier. Pracowni		A. Syrczyński						2/4113	
Kier. Zakładu						Zakład OAE		6	